

概述

CL9904 系列是高纹波抑制率、低功耗、低压差，具有过流和短路保护的 CMOS 降压型电压稳压器。这些器件具有很低的静态偏置电流（45μA Typ.），它们能在输入、输出电压差极小的情况下提供 400mA 的输出电流，并且仍能保持良好的调整率。由于输入输出间的电压差很小和噪声很小以及静态偏置电流很小，这些器件特别适用于希望延长有用电池寿命的电池供电类产品，如计算机、消费类产品和工业设备等。

特点

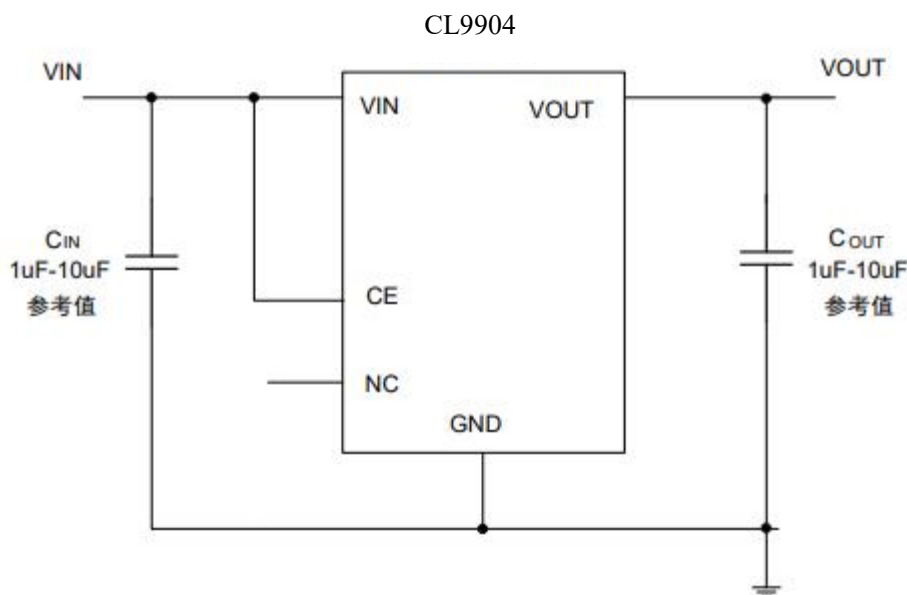
- ◆ 输出范围：1.2V-3.6V
- ◆ 400mA输出电流
- ◆ 高电源抑制比：70dB@1kHz
- ◆ 极低的静态偏置电流：45μA (典型)
- ◆ 在关机模式下小于1μA
- ◆ 交界处的温度运作为-40 °C至+85 °C

应用范围

- ◆ CDMA / GSM移动电话
- ◆ PDAs/MP3
- ◆ WLAN和蓝牙设备
- ◆ 无绳电话
- ◆ 电池供电系统

CL9904采用SOT23-3L与SOT-23-5L封装

典型应用



图中管脚为示意作用非实物脚位

管脚分布图



管脚描述

管脚号		管脚名	描述
SOT-23-3L	SOT-23-5L		
3	1	VIN	电源端
1	2	GND	接地端
	3	CE	即EN, 使能端
	4	NC	悬空
2	5	VOUT	输出端

丝印说明

芯片型号	芯片封装	芯片丝印
CL9904A12L5M	SOT23-5L	AJXX
CL9904A15L5M	SOT23-5L	ARXX
CL9904A18L5M	SOT23-5L	A3XX
CL9904A25L5M	SOT23-5L	A5XX
CL9904A28L5M	SOT23-5L	A7XX
CL9904A30L5M	SOT23-5L	A1XX
CL9904A33L5M	SOT23-5L	A2XX

极限参数

参数	符号	极限值	单位
V _{IN} 脚电压	V _{IN}	6	V
V _{out} 脚电流	I _{out}	450	mA
V _{out} 脚电压	V _{out}	V _{ss} -0.3 ~ V _{out} +0.3	V
工作温度	T _{Opr}	-40 ~ +85	°C
存贮温度	T _{stg}	-55 ~ +125	°C
焊接温度和时间	T _{solder}	260°C, 10s	°C

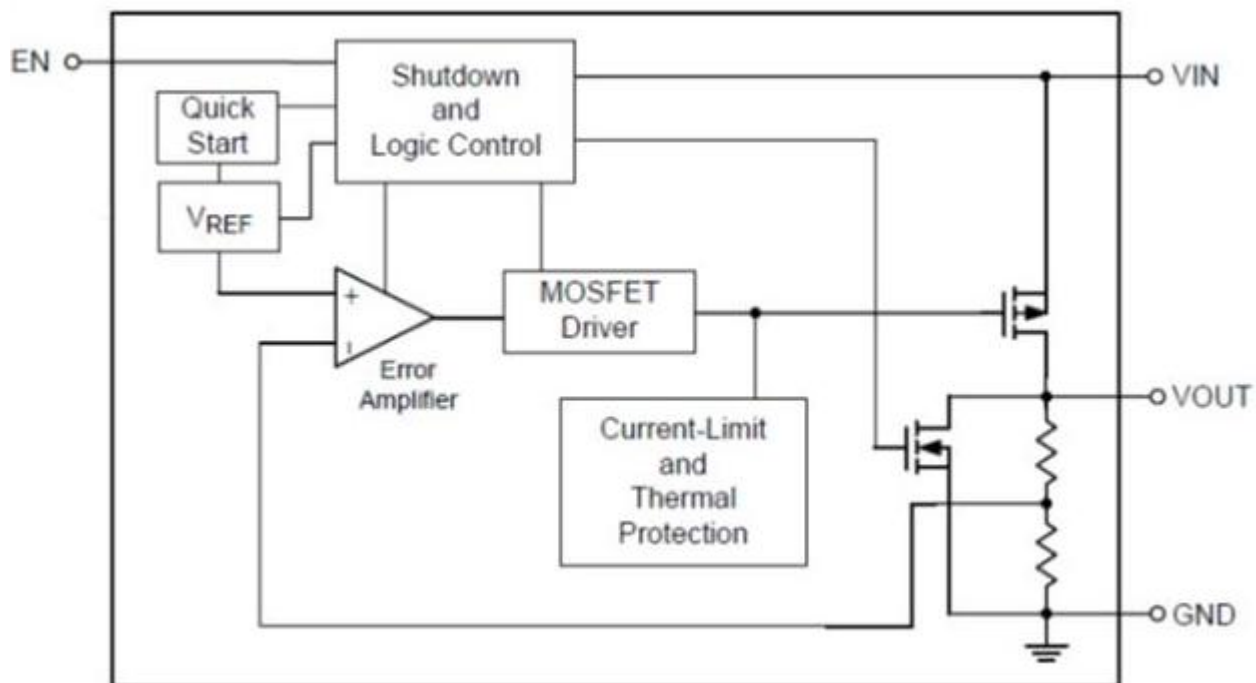
注释:

超出“绝对极限参数”可能损毁器件。推荐工作范围内器件可以工作，但不保证其特性。长时间运行在绝对极限参数条件下可能会影响器件的可靠性。

封装耗散等级

封装	Pd(mW)
SOT-23-5L	250
SOT-23-3L	300

结构框图



主要参数及工作特性

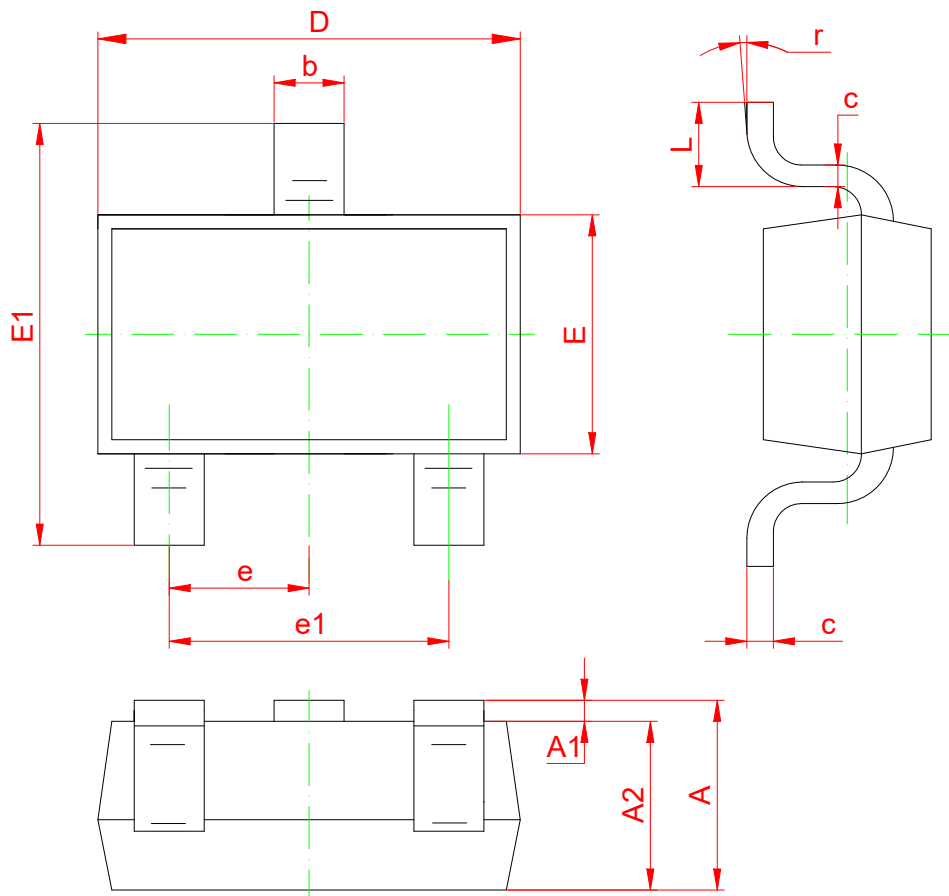
(VIN = Vout + 1V, CIN = Cout = 1μF, TA = 25℃, 除非特别指定)

特性	符号	条件	最小值	典型值	最大值	单位
输出电压	V _{OUT(E)} (Note 2)	I _{OUT} = 40mA, V _{IN} = Vout + 1V	V _{OUT} *0.98	V _{OUT (T)} (Note 1)	V _{OUT} *1.02	V
输入电压	V _{IN}				5.5	V
最大输出电流	I _{OUTmax}	V _{IN} = Vout + 1V		400		mA
CE 使能电压	V _{CE} (Note3)	V _{IN} = Vout + 1V		1.1		V
负载特性	ΔV _{OUT}	V _{IN} = Vout + 1V, 1mA ≤ I _{OUT} ≤ 100mA		30		mV
压差 (Note 3)	V _{dif1}	I _{OUT} = 100mA		200		mV
	V _{dif2}	I _{OUT} = 200mA		400		mV
静态电流	I _{SS}	V _{IN} = Vout + 1V		45		μA
关断电流	I _{CEL}	V _{ce} = 0V		0.1		μA
电源电压调整率	$\frac{\Delta V_{OUT}}{\Delta V_{IN} \cdot V_{OUT}}$	I _{OUT} = 40mA Vout + 1V ≤ V _{IN} ≤ 8V		0.05		%/V
输出噪声	en	I _{OUT} = 40mA, 300Hz ~ 50kHz		50		μVrms
纹波抑制比	PSRR	V _{IN} = [Vout+1]V + 1Vp-pAC I _{OUT} = 40mA, f = 1kHz		70		dB

注释:

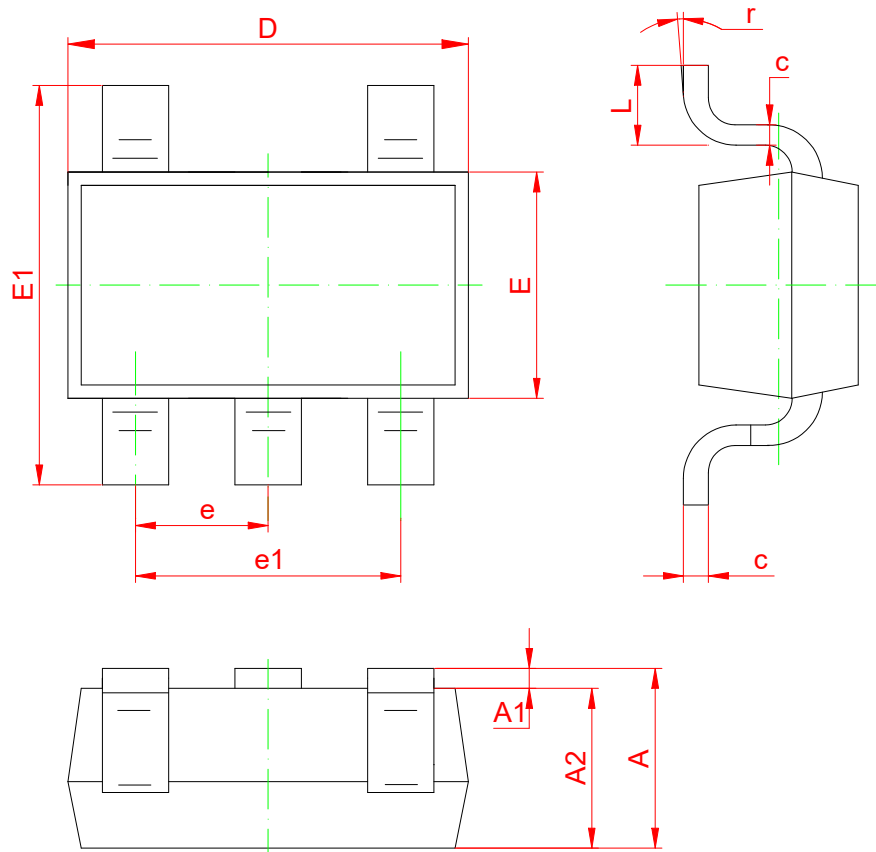
- V_{OUT (T)}: 规定的输出电压。
- V_{OUT (E)}: 有效输出电压(即当 I_{OUT} 保持一定数值, V_{IN} = (V_{OUT (T)}+1.0V)时的输出电压。
- V_{CE}: 考虑到高低温和工艺偏差, 建议客户将 CE PIN 的使能电压设置为 1.1V, 保留有余量。
芯片内部 CE PIN 对 GND PIN 之间有内置 1MΩ电阻。
- V_{dif}: V_{IN1} - V_{OUT (E)}'
V_{IN1}: 逐渐减小输入电压, 当输出电压降为 V_{OUT (E)}98%时的输入电压。
V_{OUT (E)}' = V_{OUT (E)} × 98%。

封装说明: SOT-23-3L



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	1.050	1.250	0.041	0.049
A1	0.000	0.100	0.000	0.004
A2	1.050	1.150	0.041	0.045
b	0.300	0.500	0.012	0.020
c	0.100	0.200	0.004	0.008
D	2.820	3.020	0.111	0.119
E	1.500	1.700	0.059	0.067
E1	2.650	2.950	0.104	0.116
e	0.950 (BSC)		0.037 (BSC)	
e1	1.800	2.000	0.071	0.079
L	0.300	0.600	0.012	0.024
r	0°	8°	0°	8°

封装说明: SOT-23-5L



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	1.050	1.250	0.041	0.049
A1	0.000	0.100	0.000	0.004
A2	1.050	1.150	0.041	0.045
b	0.300	0.500	0.012	0.020
c	0.100	0.200	0.004	0.008
D	2.820	3.020	0.111	0.119
E	1.500	1.700	0.059	0.067
E1	2.650	2.950	0.104	0.116
e	0.950 (BSC)		0.037 (BSC)	
e1	1.800	2.000	0.071	0.079
L	0.300	0.600	0.012	0.024
r	0°	8°	0°	8°

- 此处描述的信息有可能有所修改，恕不另行通知。
- 智凌芯不对由电路或图表描述引起的与的工业标准，专利或第三方权利相关的问题负有责任。应用电路图仅作为典型应用的示例用途，并不保证其对专门的大规模生产的实用性。
- 当该产品及衍生产品与瓦圣纳协议或其他国际协议冲突时，其出口可能会需相关政府的授权。
- 未经智凌芯刊印许可的任何对此处描述信息用于其他用途的复制或拷贝都是被严厉禁止的。
- 此处描述的信息若智凌芯无书面许可不能被用于任何与人体有关的设备，例如运动器械，医疗设备，安全系统，燃气设备，或任何安装于飞机或其他运输工具。
- 虽然智凌芯尽力去完善产品的品质和可靠性，但半导体产品的失效和故障仍在所难免。因此采用该产品的客户必须要进行仔细的安全设计，包括冗余设计，防火设计，失效保护以防止任何次生性意外、火灾或相关损毁。