

概述

CL6680XXXX是一款高度集成专为保护的7~10串锂离子电池或锂聚合物电池保护芯片，可降低因电池损坏或寿命缩短的风险。CL6680XXXX为电池包提供过充、过放、充放电过流、断线、充放电过温保护以及均衡功能，并支持芯片级联使用。

CL6680XXXX的充电过温/低温保护阈值和放电过温/低温保护阈值，可通过外部电阻独立设置。

CL6680XXXX可以直接驱动外部N型的充电MOSFET和N型放电MOSFET，并提供CTRL及CTLD引脚，在级联状态下使用，可支持到20串的应用。CL6680XXXX的低功耗设计让电池包在存储阶段只消耗微不足道的电流。

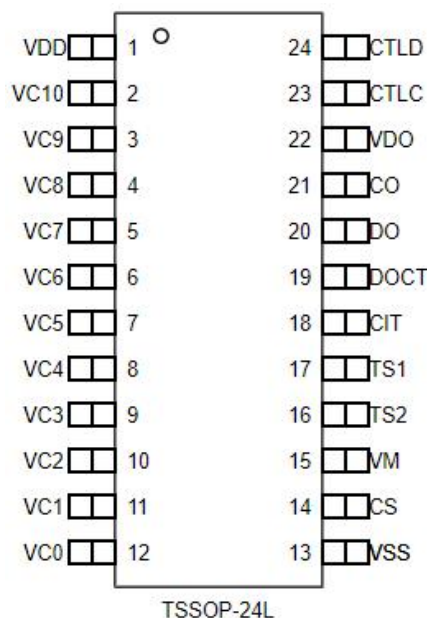
特点

- ◆ 过充电保护
 $V_{OC} = 3.5V \sim 4.5V \pm 25mV$
- ◆ 过放电保护
 $V_{OD} = 2.0V \sim 3.1V \pm 35mV$
- ◆ 充电过流保护
 $V_{COC} = -0.010V \sim -0.050V \pm 5mV$
- ◆ 放电过流保护
放电过流检测1
 $V_{EC1} = 0.050V \sim -0.100V \pm 5mV$
放电过流检测2
 $V_{EC2} = 0.100V \sim -0.200V \pm 10mV$
短路保护
 $V_{SHR} = 0.200V \sim -0.500V \pm 20mV$
- ◆ 温度检测功能
外部NTC温度设置
充放电高低温保护
- ◆ 低功耗
工作状态: $15\mu A$ (典型值)
休眠状态: $6\mu A$ (典型值)
- ◆ 外置1.2V LDO
- ◆ 七节至十节电池应用切换功能
- ◆ 断线检测功能
- ◆ 负载检测功能
- ◆ 均衡功能
- ◆ 级联功能

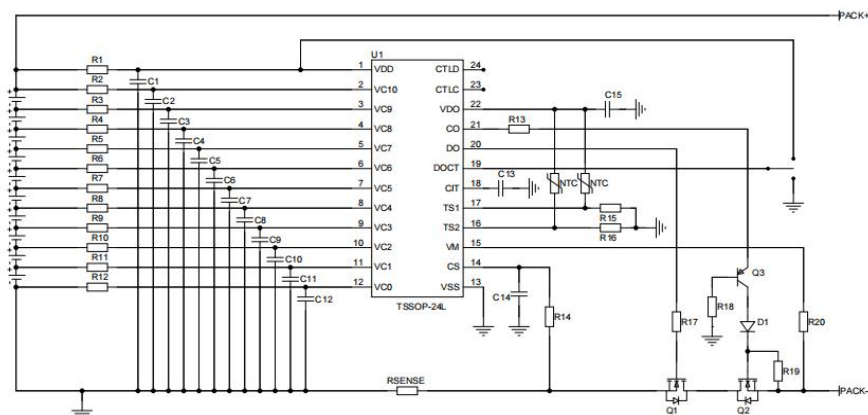
应用

- ◆ 吸尘器、扫地机
- ◆ 电动自行车
- ◆ 电动工具
- ◆ 备用电池系统
- ◆ 可循环充放电锂电池组

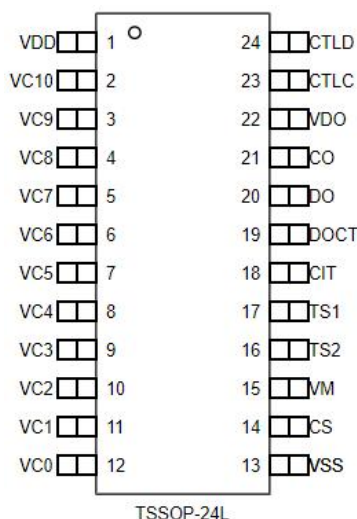
CL6680XXXX系列采用TSSOP-24L封装



典型应用电路



管脚分布图



管脚描述

管脚号	名称	功能描述
1	VDD	芯片电源，连接电池组最高电位
2	VC10	电池 10 正极连接管脚
3	VC9	电池 9 正极连接管脚
4	VC8	电池 8 正极连接管脚
5	VC7	电池 7 正极连接管脚
6	VC6	电池 6 正极连接管脚
7	VC5	电池 5 正极连接管脚
8	VC4	电池 4 正极连接管脚
9	VC3	电池 3 正极连接管脚
10	VC2	电池 2 正极连接管脚
11	VC1	电池 1 正极连接管脚
12	VC0	电池 0 负极连接管脚
13	VSS	芯片接地管脚，连接电池 1 负极
14	CS	电流过流检测管脚
15	VM	P-端电压检测端子，负载检测和充电器检测输入管脚
16	TS2	温度阈值设置管脚 2
17	TS1	温度阈值设置管脚 1
18	CIT	过流延时设置管脚
19	DOCT	独立控制放电 MOS 的管脚
20	DO	放电管驱动输出管脚，限幅输出(11V)，驱动 NMOS
21	CO	充电管驱动输出管脚，限幅输出(11V)，驱动 NMOS
22	VDO	LDO 1.2V 输出，为电池过温保护提供偏置电压
23	CTLC	级联应用，控制 CO 管脚
24	CTLD	级联应用，控制 DO 管脚

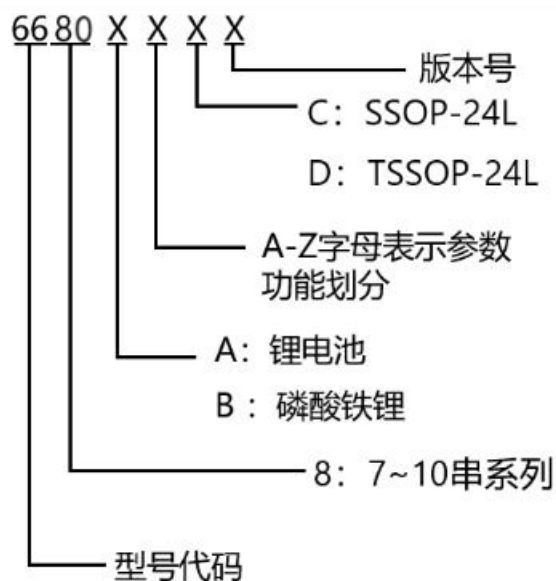
丝印说明

芯片型号	芯片丝印	芯片封装	备注
CL6680AADA	680AADA XXXXXX	TSSOP-24L	第一排：型号 第二排：生产周期+批号

产品说明

产品型号	过充 阈值	过充 恢复	过放 阈值	过放 恢复	过流 1 阈值	过流 2 阈值	短路 阈值	充电过流 阈值	均衡 开启 电压	0V 电池 充电	放电过温 恢复负载 检测	应用 串数
CL6680AADA	4.250V	4.150V	2.700V	3.000V	100mV	200mV	500mV	-20mV	4.125V	是	否	10

型号说明



最大额定值 (注1)

符号	符号说明	范围	单位
DOCT, VDD	输入电压	$V_{SS}-0.3 \sim V_{SS}+70$	V
VM, SEL, CS	控制脚端电压	$V_{SS}-0.3 \sim V_{SS}+70$	V
CTLC, CTLD	控制脚端电压	$V_{SS}-0.3 \sim V_{DD}+70$	V
VDO, TS1, TS2, CIT, CS	控制脚端电压	$V_{SS}-0.3 \sim V_{DD}+5.5$	V
VC0~VC10	控制脚端电压	$V_{SS}-0.3 \sim V_{SS}+70$	V
CO, DO	其他引脚电压	$V_{SS}-0.3 \sim V_{SS}+30$	V
VC(N) - VC(N-1), n=10~1	其他引脚电压	-0.3 ~ +5.5	V
T _A	工作温度	-40 ~ +85	°C
T _{STR}	存储温度	-40~+125	°C
	焊接温度 (接触10秒钟)	260	°C

ESD (注2)

MM	机器放电模型	0.3	KV
HBM	人体放电模型	4	KV

PD

W _{SD_JA}	TSSOP-24L	70	°C/W
W _{SD_JC}		25	°C/W

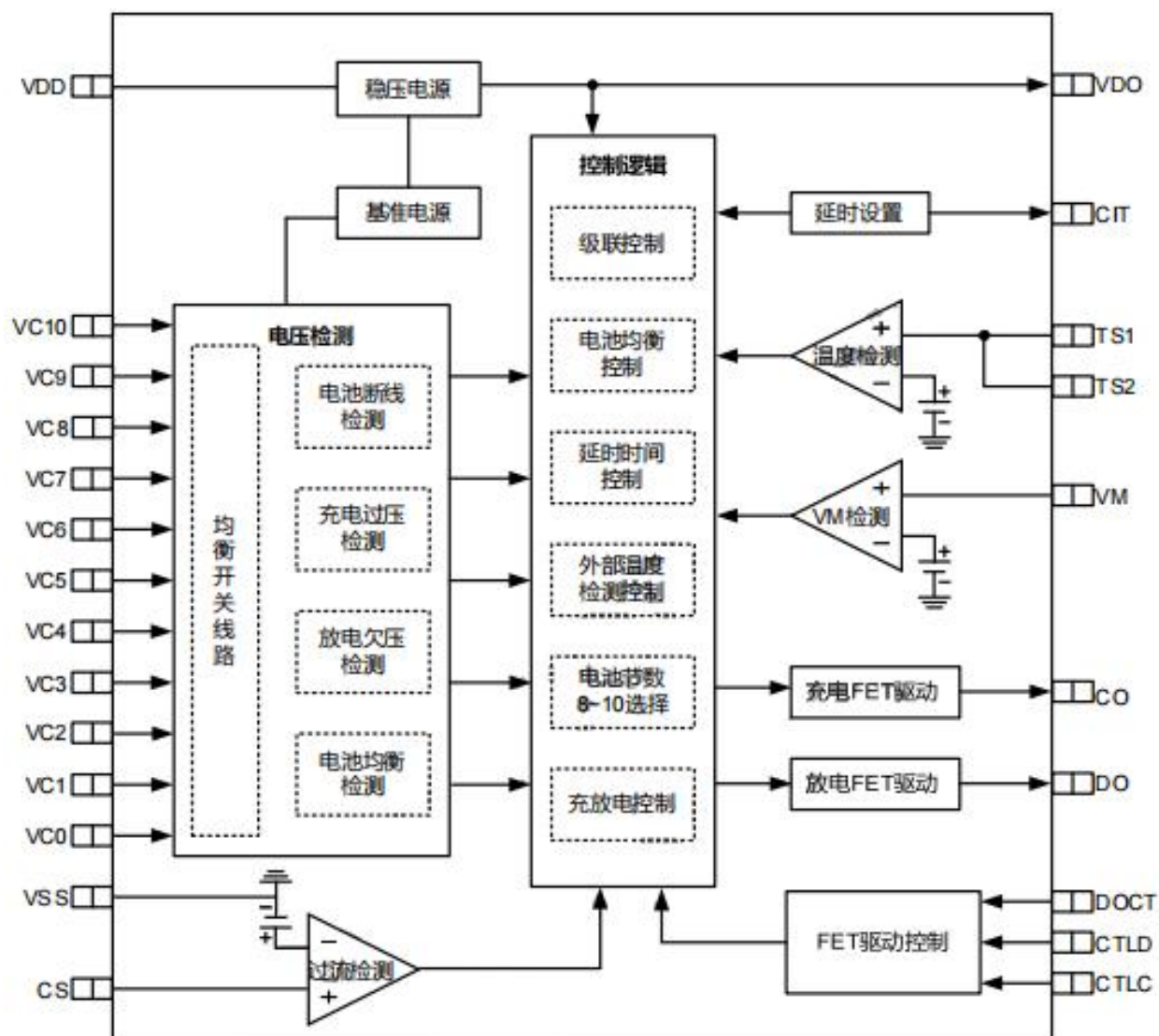
注1: 超出最大范围器件可能损毁。推荐工作范围内器件可以工作, 但不保证其特性。电气特性表明的直流和交流特性是在特定条件下测得, 其特性可以保证。此特性假定器件在推荐工作范围内工作。未示出特性不保证其性能。典型值是最佳性能点。

注2: 芯片为ESD敏感器件, 处理时须采取ESD防护措施。

推荐工作范围

符号	符号说明	范围	单位
V _{DD}	输入电压	4.5 ~ +50.0	V
V _{CELL}	输入电压	0 ~ +4.5	V
	其他引脚输入电压	0 ~ +5.0	V

结构框图



电气特性

$V_{CELL}=3.7V$ (测试条件为 $25^{\circ}C$)

参数	符号	测试条件	最小值	典型值	最大值	单位
芯片电源						
V_{DD} 输入电压范围	V_{DD}		4.5	--	50.0	V
V_{CELL} 输入电压范围	V_{CELL}		0.0	--	4.5	V
TS1, TS2, CS, CIT 其他引脚输入电压	V_{TS1}, V_{TS2} V_{CS}, V_{CIT}		0.0	--	5.0	V
芯片电流						
V_{DD} 输入电流	I_{VDD}	$VC1=VC2=\dots=VC9=VC10=3.7V$	--	15.0	20.0	μA
	I_{SLEEP}	$VC1=VC2=\dots=VC9=VC10=2.0V$	--	6.0	9.0	μA
芯片电压保护参数						
过充电保护电压	$V_{OC}^{(注1)}$	$VC1=VC2=\dots=VC8=VC9=3.7V$, $VC10=3.7V \rightarrow 4.5V$	$V_{OC}-25$	V_{OC}	$V_{OC}+25$	mV
过充电恢复电压	V_{OCR}	$VC1=VC2=\dots=VC8=VC9=3.7V$, $VC10=4.5V \rightarrow 3.7V$	$V_{OCR}-25$	V_{OCR}	$V_{OCR}+25$	mV
过充电保护延迟时间	t_{OC}	$VC1=VC2=\dots=VC8=VC9=3.7V$, $VC10=3.7V \rightarrow 4.5V$	0.8	1	1.2	S
过充电保护重置延迟时间	t_{RESET}		--	4	--	mS
过充电恢复延迟时间	t_{OCR}	$VC1=VC2=VC3=VC4=VC5=VC6=3.7V$, $VC7=4.5V \rightarrow 3.7V$	50	100	150	mS
过放电保护电压	V_{OD}	$VC1=VC2=\dots=VC8=VC9=3.7V$, $VC10=3.7V \rightarrow 2.0V$	$V_{OD}-35$	V_{OD}	$V_{OD}+35$	mV
过放电恢复电压	V_{ODR}	$VC1=VC2=\dots=VC8=VC9=3.7V$, $VC10=2.0V \rightarrow 3.7V$	$V_{ODR}-35$	V_{ODR}	$V_{ODR}+35$	mV
过放电保护延迟时间	t_{OD}	$VC1=VC2=\dots=VC8=VC9=3.7V$, $VC10=3.7V \rightarrow 2.0V$	0.8	1	1.2	S
过放电恢复延迟时间	t_{ODR}	$VC1=VC2=\dots=VC8=VC9=3.7V$, $VC10=2.0V \rightarrow 3.7V$	120	240	360	mS
电池均衡检测电压	V_{BL}	$VC1=VC2=\dots=VC8=VC9=3.7V$, $VC10=3.7V \rightarrow 4.5V$	$V_{BL}-25$	V_{BL}	$V_{BL}+25$	mV
0V 电池充电开始阈值	V_{0CHA}	“向 0V 电池充电功能”为“是”	--	1.0	1.2	V
		“向 0V 电池充电功能”为“否”	--	1.6	2	V
0V 电池充电禁止电池电压	V_{0INH}	“向 0V 电池充电功能”为“是”	--	1.0	1.2	V
		“向 0V 电池充电功能”为“否”	--	1.6	2	V
放电状态判断值	V_{DCH}		1	3	5	mV
放电状态判断延迟	t_{DCH}		--	5	--	mS
断线检测延迟	t_{OW}	$C_{IN}=0.1\mu F$	--	--	8	S
芯片进入睡眠延迟	t_{SLP}	$VC1=VC2=\dots=VC9=VC10=2.0V$	--	32	--	S

芯片电流保护参数						
放电过流 1 保护电压	V _{EC1}	VC1=VC2=……=VC9=VC10=3.7V, V _{CS} =0V -> 0.08V	V _{EC1-5}	V _{EC1}	V _{EC1+5}	mV
放电过流 2 保护电压	V _{EC2}	VC1=VC2=……=VC9=VC10=3.7V, V _{CS} =0V -> 0.2V	V _{EC2-10}	V _{EC2}	V _{EC2+10}	mV
负载短路保护电压	V _{SHR}	VC1=VC2=……=VC9=VC10=3.7V, V _{CS} =0V -> 0.5V	V _{SHR-20}	V _{SHR}	V _{SHR+20}	mV
充电过流保护电压	V _{COC}	VC1=VC2=……=VC9=VC10=3.7V, V _{CS} =0V -> -0.05V	V _{COC-5}	V _{COC}	V _{COC+5}	mV
放电过流 1 保护延迟时间	t _{EC1}	CIT 连接 0.1μF 电容	0.7	1	1.3	S
放电过流 2 保护延迟时间	t _{EC2}	CIT 连接 0.1μF 电容	70	100	130	mS
负载短路保护延迟时间	t _{SHORT}		--	240	--	uS
放电过流恢复延迟时间	t _{ECR} ^(注 2)		--	60	--	mS
充电过流保护延迟时间	t _{COC}		0.4	0.5	0.6	S
充电过流恢复延迟时间	t _{COCR}		--	60	--	mS
温度保护参数						
充电过温保护阈值	T _{COT}	50℃±4℃, NTC: 103AT, 3435	80.7	82.8	84.53	%V _{REF}
充电过温恢复迟滞	T _{COTR}	5℃	--	30	--	mV
充电过温保护延迟	t _{COT}		1	2	3	S
充电过温恢复延迟	t _{COTR}		1	2	3	S
放电过温保护阈值	T _{DOT}	70℃±4℃, NTC: 103AT, 3435	88.82	90	90.97	%V _{REF}
放电过温恢复迟滞	T _{DOTR}	5℃	--	17.5	--	mV
放电过温保护延迟	t _{DOT}		1	2	3	S
放电过温恢复延迟	t _{DOTR}		1	2	3	S
充电低温保护阈值	T _{CUT}	-10℃±4℃, NTC: 103AT, 3435	28.08	32	35.96	%V _{REF}
充电低温恢复迟滞	T _{CUTR}	5℃	--	66	--	mV
充电低温保护延迟	t _{CUT}		1	2	3	S
充电低温恢复延迟	t _{CUTR}		1	2	3	S
放电低温保护阈值	T _{DUT}	0℃±4℃, NTC: 103AT, 3435	28.08	32	35.96	%V _{REF}
放电低温恢复迟滞	T _{DUTR}	5℃	--	61	--	mV
放电低温保护延迟	t _{DUT}		1	2	3	S
放电低温恢复延迟	t _{DUTR}		1	2	3	S

DOCT 输入特性						
DOTR 输入逻辑高电平阈值	V _{DOCTH}		1.5	--	--	V
DOTR 输入逻辑低电平阈值	V _{DOCTL}		--	--	0.9	V
DOCT 检测延时	t _{DOCT}		--	225	--	mS
VDO 输出特性						
VDO 低电平输出	V _{VDOL}		--	0	--	V
VDO 高电平输出	V _{VDOH}		1.15	1.2	1.25	V
VDO 输出电流限制	I _{VDOL}		0.8	1	1.2	mA
CTLX, CTLD 输出特性						
CTLx 输入逻辑高电平阈值	V _{CTLxH}		V _{DD} +3.5	--	--	V
			V _{SS}	--	V _{SS} +3.4	V
CTLx 输入逻辑低电平阈值	V _{CTLxL}		V _{SS} +3.4	--	V _{DD} +3.5	V
CO, DO 输出特性						
CO 逻辑低电平输出	V _{COL}		--	V _{SS}	--	V
CO 逻辑高电平输出	V _{COH}	V _{DD} ≥ 11.7V	--	11.0	--	V
		V _{DD} < 11.7V	--	V _{DD} -0.7	--	V
DO 逻辑高电平输出	V _{DOH}	V _{DD} ≥ 11.7V	--	11.0	--	V
		V _{DD} < 11.7V	--	V _{DD} -0.7	--	V
DO 逻辑低电平输出	V _{DOL}		--	V _{SS}	--	V
CO 端子驱动能力	R _{CODRVH}	CO 端子输出高电平	--	6	--	kΩ
	R _{CODRVL}	CO 端子输出低电平	--	1000	--	Ω
DO 端子驱动能力	R _{DODRVH}	DO 端子输出高电平	--	6	--	kΩ
	R _{DODRVL}	DO 端子输出低电平	--	1000	--	Ω
VM 端子						
VM 内阻	R _{VMVSS}		--	140	--	kΩ
负载检测电压	V _{LD}		--	2.0	--	V
负载锁定状态解除延迟	t _{LLR}	1. V _{Cn} =3.7V, n=1~10, V _M >2V 2. V _{C10} <V _{OD} -> V _{C10} >V _{ODR} -> V _M <2V	--	8	--	mS
充电器移除检测电压	V _{CHG_RM}		150	250	--	mV

注 1：详细保护阈值选择，请参阅选择指南表。

注 2：所有放电过电流保护（包括过流 1、过流 2 和短路保护）解除延迟时间均为 60ms。

功能描述

CL6680XXXX 是一款高度集成专为保护的 7~10 串锂离子电池或锂聚合物电池保护芯片，可降低因电池损坏或寿命缩短的风险。CL6680XXXX 为电池包提供过充、过放、放电过流、断线、充放电过温/低温保护以及均衡功能，并支持芯片级联功能使用。CL6680XXXX 的充电过温/低温保护阈值和放电过温/低温保护阈值可通过外部电阻独立设置。

CL6680XXXX 可以直接驱动外部 N 型的充电 MOSFET 和 N 型放电 MOSFET，并提供 CTLC 及 CTLD 引脚，在级联状态下使用，最多可支持到 20 串的应用。CL6680XXXX 的低功耗设计让电池包在存储阶段只消耗微不足道的电流。

常规状态

CL6680XXXX 处于正常工作状态时，所有电池电压处于过充保护电压(V_{oc})和过放保护电压(V_{od})之间，且 CS 端子电压处于过流保护电压(V_{ec1})和充电过流保护电压(V_{coc})之间。

过充电状态

CL6680XXXX 处于正常工作状态时，任意一节电池电压 $>$ 过充检测电压(V_{oc})，且超过过充保护延迟时间(t_{oc})，CO 端子输出低电平关断充电 MOSFET，使得 CL6680XXXX 进入过充保护状态。

过充保护延迟时间(t_{oc})内，若所检测电池电压 $<$ 过充检测电压(V_{oc})的时间超过过充重置延时(t_{reset})，则过充累积的延迟时间 (t_{oc})重置，避免无关的干扰导致电池电压的下降则误触发保护。

过充电保护解除条件：

1. 所有电池电压 $<$ 过充解除电压(V_{ocr})且超过过充解除延迟时间(t_{ocr})。
2. VM 端电压 $>$ 充电器移除检测电压(V_{chg_rm})，并且电池电压处于过充电保护电压(V_{oc})以下且超过过充电解除延迟时间(t_{ocr})。
3. CS 端电压 $>$ 放电状态判断值(V_{dch})，且维持并超过放电状态判断延迟(t_{dch})。

过放电状态

CL6680XXXX 处于正常工作状态时，任意一节电池电压 $<$ 过放保护电压(V_{od})，且超过过放保护延迟时间(t_{od})，DO 端子输出低电平关断放电 MOSFET，使得 CL6680XXXX 进入过放保护状态。

过放电保护解除条件：

1. 所有电池电压 $>$ 过放解除电压(V_{odr})且维持超过过放解除延时(t_{odr})，而且外部无负载。
2. VM 端电压 $<$ 负载检测电压(V_{ld})，所有电池电压 $>$ 过放解除电压(V_{odr})，并且维持超过过放解除延时(t_{odr})。

放电过流状态

CL6680XXXX 内置三种不同等级过流检测，放电过流 1 保护，放电过流 2 保护和负载短路保护。

CL6680XXXX 处于正常工作状态时，当通过 CS 端子检测主回路上检流电阻的压降超过相应的电压时，来判断是

否进行相应的过流保护。

其行为保护如下：以放电过流1保护为例，放电电流跟随外部负载变化，CS端子检测到检流电阻上的电压 $>$ 放电过流1保护电压(V_{EC1})并维持超过放电过流1保护延迟时间(t_{EC1})，DO端子输出低电平关断放电MOSFET，使得CL6680XXXX进入过流保护状态。

过流解除条件：VM端子电压 $<$ 负载检测电压(V_{LD})，且超过过流回复延时(t_{ECR})，则放电过流保护解除。

充电过流状态

CL6680XXXX内置充电过流检测，当检测主回路上检流电阻的电压 $<$ 充电过流保护电压(V_{COC})时，且超过充电过流检测延迟时间(t_{COC})，CO输出低电平关断充电MOSFET，则CL6680XXXX进入充电过流保护状态。

在低功耗模式下，当检测到VM端电压 $<$ 充电器移除检测电压(V_{CHG_RM})时，判断外部有充电器，此时CO输出高电平，同时开启充电过电流检测。若VM端电压 $>$ 充电器移除检测电压(V_{CHG_RM})时，判断外部无充电器，此时CO输出低电平，不检测充电过电流。

过流解除条件：VM端子电压 $>$ 充电器移除检测电压(V_{CHG_RM})，且超过过流回复延时(t_{COCR})，则充电过流保护解除。

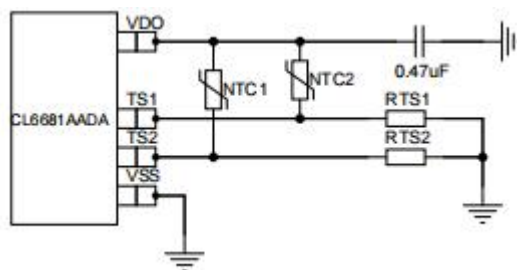
温度保护

CL6680XXXX的充放电过温和低温保护阈值可通过外部电阻以及NTC独立设置。NTC电阻的阻值会随着温度而变化，CL6680XXXX提供两个温度检测端子TS1和TS2用于检测电芯的温度，两颗NTC分别放置在靠近电芯的位置。若TS1、TS2端子检测到的电压达到内部比较阈值，且超过温度保护延时，充电温度保护和放电温度保护会触发。以过温保护为例，在触发充电过温保护后，充电MOSFET关断，但放电MOSFET打开；反而在触发放电过温保护后，充电和放电MOSFET关断。以低温保护为例，在触发充电低温保护或是放电低温保护后，充放电MOSFET同时关闭。

温度回到恢复迟滞温度(T_{OTR} , T_{UTR})以内，且超过温度恢复延迟(t_{OTR} , t_{UTR})时间后，则温度保护解除。而在放电过温保护恢复时，拥有负载锁定功能(可选)，如果检测到负载存在，放电MOSFET会维持关断状态，直至外部负载解除。

请参考以下步骤，进行过温及低温保护设置：以TS1引脚来举例，TS2引脚的温度保护设定，请参照TS1设置方式进行即可。

1. NTC1请选择NTC电阻，默认103AT， $B=3435$
2. 确定充电过温保护阈值，如： 50°C
3. 确定放电过温保护阈值，如： 70°C
4. 确定充放电低温保护阈值，如： -10°C
5. RTS1请放置 $20\text{k}\Omega$



图一、温度保护电路

如果采用其他NTC或者搭配不同的充放电高低温的保护，请咨询FAE来协助重新配置电阻。

负载锁定功能

CL6680XXXX具备负载锁定功能，当芯片进入过放，放电过温状态且侦测到负载，VM端子电压 $>$ 负载检测电压(VLD)，这些会让DO输出低电平关断放电MOSFET，同时也进入负载锁定状态。这边请注意放电过温的负载锁定状态是可选的。

当CL6680XXXX不处于放电保护状态中，且未侦测到负载，VM端子电压 $<$ 负载检测电压(VLD)，并超过负载锁定状态解除延时(tLLR)，负载锁定状态解除，DO输出高电平来打开放电MOS，芯片进入正常状态。

向0V电池充电功能

CL6680XXXX支持电池过放至0V后的充电功能，也就是说电池电压低于芯片正常工作电压时，电池包可正常充电。CL6680XXXX的电池电压大于0V充电开始电压(V0CHA)，连接充电器且充电器输出电压高于充电MOSFET开启阈值时，则电池开始充电。这边请注意CL6680XXXX可选允许或禁止向0V电池充电功能。CL6680XXXX检测到任意电池电压 $<$ 0V电池停止充电电压(V0INH)，CO输出低电平，关断充电MOS。

注意：某些完全自放电后的电池，不允许被再次充电，这是由锂电池的特性决定的。请问电池供应商，确认所购买的电池是否具备“允许向0V电池充电”的功能，还是“禁止向0V电池充电”的功能。

低功耗模式

当芯片后进入过放保护状态，并超过休眠延时时间(tSLP)，则CL6680XXXX会进入低功耗状态。DO端子保持低电平，维持放电MOSFET关闭。

当VM端电压 $>$ 充电器移除电压(VCHG_RM)，判断外部无充电器，CO端子保持低电平状态，维持充电MOSFET关闭。

当VM端电压 $<$ 充电器移除电压(VCHG_RM)，判断外部有充电器，CO端子保持高电平，维持充电MOSFET开启，则休眠状态解除。

放电状态检测功能

在充放电同口应用中,当过充或充电温度保护后,如果CS检测到有3mV的压降,并持续放电状态检测延时(t_{DCH}),打开充电MOS。

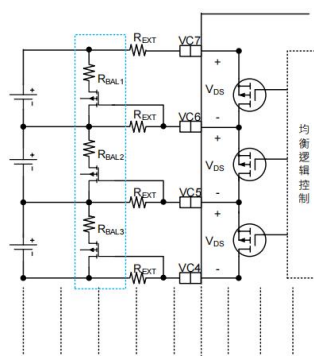
电池断线保护

CL6680XXXX具备电池断线检测和保护功能,正常状态下,断线检测周期趋近每八秒一次,当检测到电池包中任意一节电池的接线断开,且超过断线检测延时(t_{OW}),DO跟CO输出低电平分别关断放电和充电MOSFET,而CL6680XXXX进入断线保护状态。当检测线重新连接,则断线保护状态解除。

电池均衡功能

CL6680XXXX内置均衡功能,其应用方式为两种,第一种为单纯透过内部均衡MOS开关来实现,其通过外部电压采样电阻(R_{EXT})来调节均衡电流,这边需特别注意,外部电压采样电阻建议使用 $500\Omega \sim 2k\Omega$ 。第二种则在外部增加均衡电路扩流来做大电流均衡应用,并通过外部均衡电阻(R_{BAL})来调节均衡电流。

增加外部均衡电路如下图所示:

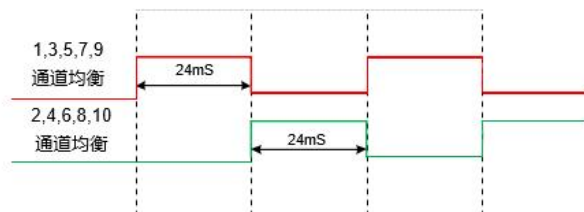


图二、外部均衡电路应用线路图

其工作模式为,在正常状态下,任意一节电池电压 $>$ 均衡检测电压(V_{BAL}),其余电池电压 $<$ 均衡检测电压(V_{BAL}),芯片开始均衡功能。

CL6680XXXX分别采用第1、3、5、7、9和第2、4、6、8、10通道来分时均衡,此法是为了避免当使用外部增加均衡电路扩流时的应用问题,如果相邻两通道做均衡,会发生上面的通道外部均衡MOS打不开,为了避免以上使用上的限制所以采用此法。

均衡功能不影响正常的电池电压采样,当同时开启多路均衡通道,第1、3、5、7、9通道会先进入均衡状态,再来是第2、4、6、8、10通道会在下一个周期进入均衡状态,具体电池电压采样和均衡开启时序图如下:



图三、电压判断和均衡动作时序图

均衡停止条件：

1. 所有电池电压 < 均衡检测电压(VBAL)。
2. 所有电池电压 > 均衡检测电压(VBAL)。
3. CL6680XXXX 系列进入断线保护状态、低功耗状态。

禁止放电模式

CL6680XXXX 提供放电禁止模式来独立控制 DO 端子。当 DOCT 端子短接到 VSS 时，芯片正常工作。当 DOCT > 1.5V 时，CL6680XXXX 将会进入禁止放电模式，放电 MOS 管将会被强制关闭，此模式只允许充电。当 DOCT 端子被重新接到 VSS 时，CL6680XXXX 退出放电禁止模式，同时清除所有异常，然后开启放电 MOS 管，开始正常工作。

电池串数设定

CL6680XXXX 支持 7 至 10 串电池应用，且默认串数为 10 串，若需要其他串数应用请咨询 FAE，并透过应用线路的调整来设定电池串数，当使用 9 串电池应用时，VC10 端子必须连接至 VC9 形成短接，当使用 8 串电池应用时，VC10 与 VC9 端子必须连接至 VC8 形成短接。

放电过流保护延迟时间设定

放电过流保护的延迟时间是指从检测到放电过流保护电压达到设定的保护阈值后直至芯片驱动 DO 端子输出低电平的时间。

CL6680XXXX 的放电过流 1 和过流 2 保护可以通过外部电容来设置延迟时间。

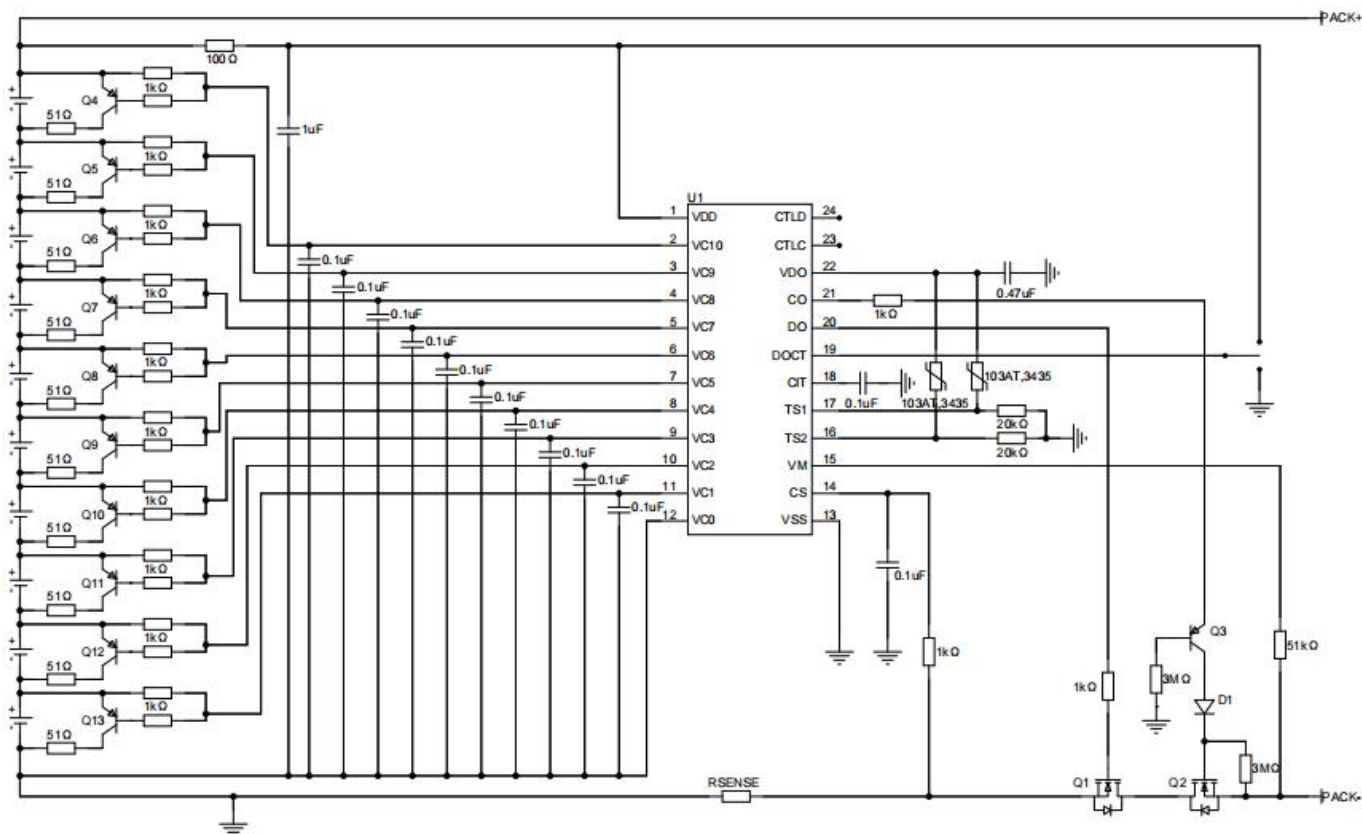
级联功能设定

CL6680XXXX 支持级联应用，在此应用中，芯片的 CTLC 和 CTLD 端子作为芯片 CO 和 DO 的控制端子，所以应用线路中必须分别把上一级的 CO 和 DO 端子分别连接至下一级芯片的 CTLC 和 CTLD，当上一级芯片的 CO 和 DO 保护信号过来时，通过下一级的 CTLC 和 CTLD 端子来控制充放电 MOSFET。

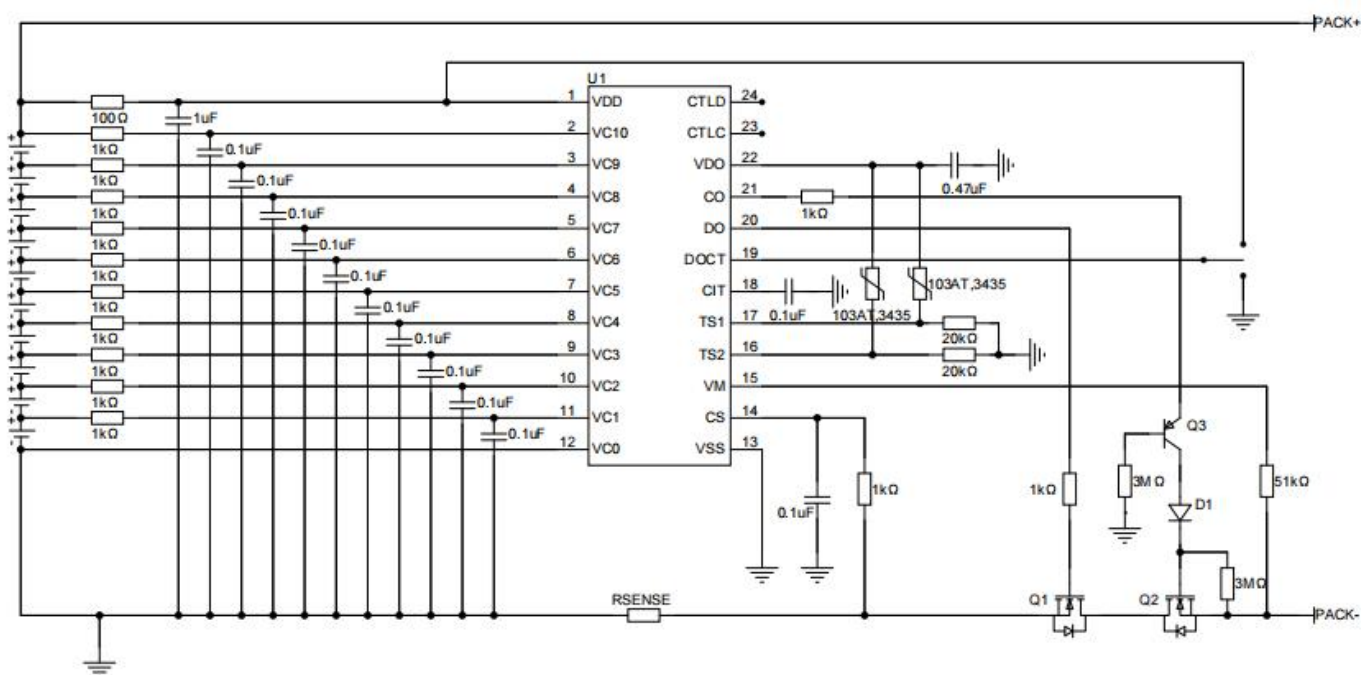
下表分别为 CTLC，CTLD 控制电平：

CTLx 输入电压	CO 和 DO 输出电平
VSS ~ VSS+3.4V	高电平
VSS+3.4V ~ VDD+3.5V	低电平
VDD+3.5V 以上	高电平

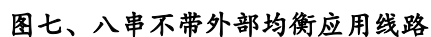
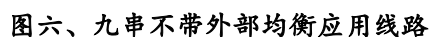
参考设计应用线路图

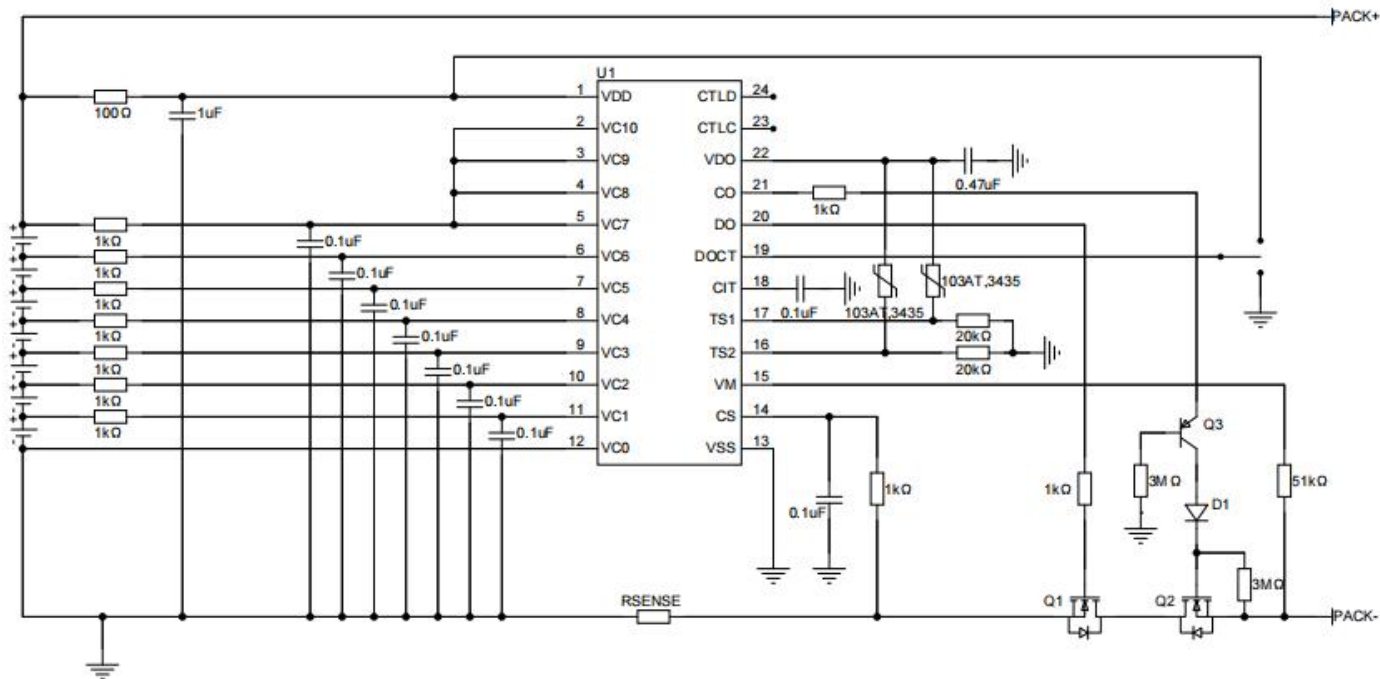


图四、十串带外部均衡应用线路

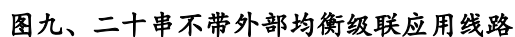


图五、十串不带外部均衡应用线路

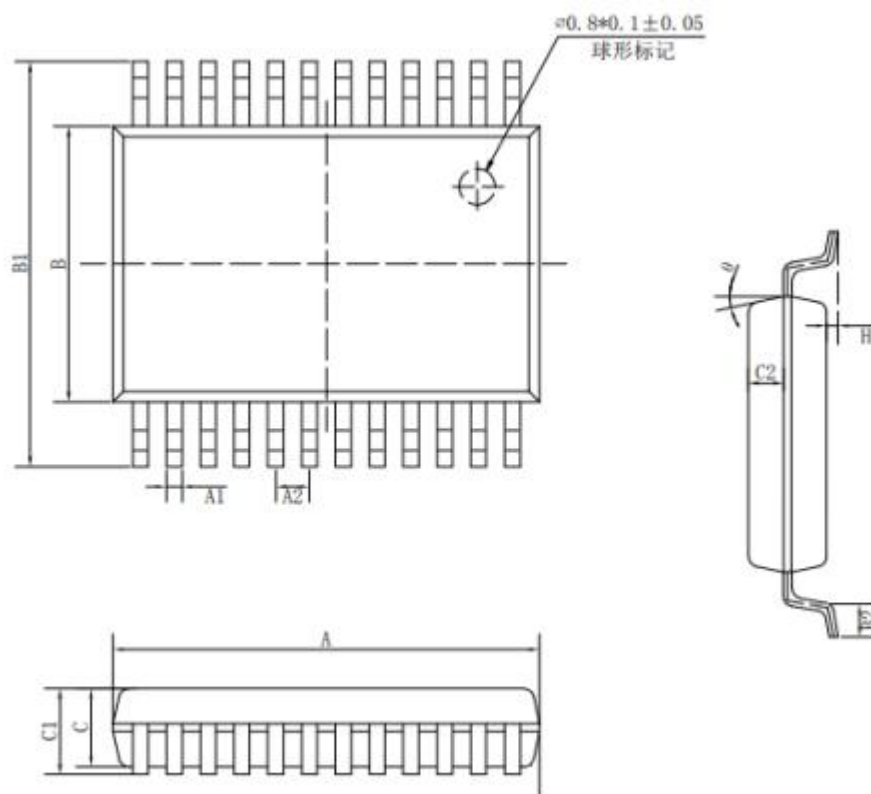




图八、七串不带外部均衡应用线路



封装说明: TSSOP-24L



标 注 \ 尺 寸	最小(mm)	最大(mm)	标 注 \ 尺 寸	最小(mm)	最大(mm)
A	7.70	7.90	C	0.80	1.05
A1	0.20	0.29	C1	1.20MAX	
A2	0.65BSC		C2	0.39	0.49
B	4.30	4.50	H	0.05	0.15
B1	6.20	6.60	θ	8°TYP	
B2	0.45	0.75			

- 此处描述的信息有可能有所修改，恕不另行通知。
- 智凌芯不对由电路或图表描述引起的与工业标准，专利或第三方权利相关的问题负有责任。应用电路图仅作为典型应用的示例用途，并不保证其对专门的大规模生产的实用性。
- 当该产品及衍生产品与瓦圣纳协议或其他国际协议冲突时，其出口可能会需相关政府的授权。
- 未经智凌芯刊印许可的任何对此处描述信息用于其他用途的复制或拷贝都是被严厉禁止的。
- 此处描述的信息若智凌芯无书面许可不能被用于任何与人体有关的设备，例如运动器械，医疗设备，安全系统，燃气设备，或任何安装于飞机或其他运输工具。
- 虽然智凌芯尽力去完善产品的品质和可靠性，但半导体产品的失效和故障仍在所难免。因此采用该产品的客户必须要进行仔细的安全设计，包括冗余设计，防火设计，失效保护以防止任何次生性意外、火灾或相关损毁。