

概述

CL6641A是一款高度集成专为保护的4~7串锂离子电池或锂聚合物电池保护芯片,可降低因电池损坏或寿命缩短的风险。CL6641A为电池包提供过充、过放、放电过流、断线、充放电过温/低温保护以及均衡功能。

CL6641A的充电过温/低温保护阈值和放电过温/低温保护阈值可通过外部电阻独立设置。

CL6641A可以直接驱动外部P型的充电MOSFET和N型放电MOSFET,并保留特殊的DCTRL引脚,输入外部 PWM 信号通过此引脚来控制DO_PWM引脚输出,进一步去控制N型放电MOSFETS来实现所需软启动或电机调速等功能。

CL6641A的低功耗设计让电池包在存储阶段只消耗微不足道的电流。

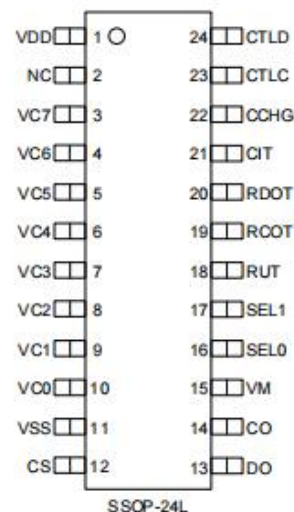
特点

- ◆ 过充电保护
 $V_{OC} = 3.5V \sim 4.5V \pm 20mV$
- ◆ 过放电保护
 $V_{OD} = 2.0V \sim 3.1V \pm 20mV$
- ◆ 放电过流保护
过电过流检测1
 $V_{EC1} = 0.050V \sim -0.100V \pm 5mV$
过电过流检测2
 $V_{EC2} = 0.100V \sim -0.200V \pm 10mV$
短路保护
 $V_{SHR} = 0.200V \sim -0.500V \pm 20mV$
- ◆ 温度检测功能
外部NTC温度设置
充放电高低温保护
- ◆ 低功耗
工作状态: 20uA (典型值)
休眠状态: 5uA (典型值)
- ◆ 六节至七节电池应用切换功能
- ◆ 断线检测功能
- ◆ 负载检测功能
- ◆ 均衡功能
- ◆ 级联功能

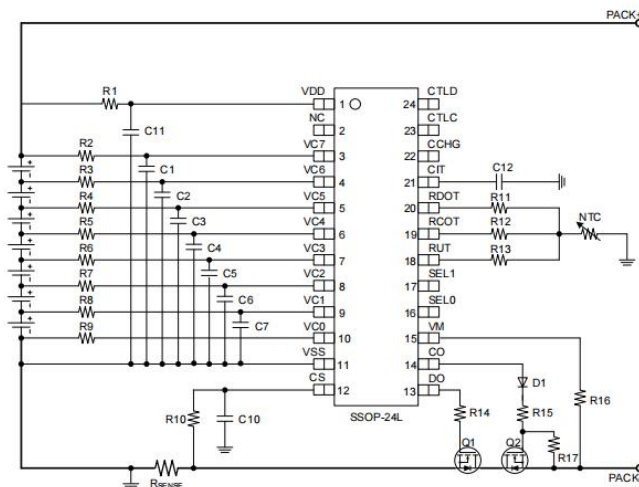
应用

- ◆ 吸尘器, 扫地机
- ◆ 电动自行车
- ◆ 电动工具
- ◆ 备用电池系统

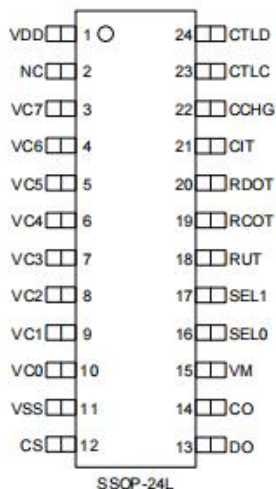
CL6641A采用SSOP24封装



典型应用电路



管脚描述



管脚号	名称	功能描述
1	VDD	芯片电源，连接电池组最高电位
2	NC	不允许连接任何原件或电压准位
3	VC7	电池7 正极连接管脚
4	VC6	电池6 正极连接管脚
5	VC5	电池5 正极连接管脚
6	VC4	电池4 正极连接管脚
7	VC3	电池3 正极连接管脚
8	VC2	电池2 正极连接管脚
9	VC1	电池1 正极连接管脚
10	VC0	电池1 负极连接管脚
11	VSS	芯片接地管脚，连接电池1 负极
12	CS	电流过流感应电压输入管脚
13	DO	放电管驱动输出管脚，限幅输出(11V)，驱动 NMOS
14	CO	充电管驱动输出管脚，限幅输出(11V)，驱动 NMOS
15	VM	P-端电压检测端子，负载检测和充电器检测输入管脚
16	SEL0	电芯节数选择管脚0，针对4、5、6、7串应用
17	SEL1	电芯节数选择管脚1，针对4、5、6、7串应用
18	RUT	低温阈值设置管脚
19	RCOT	充电过温阈值设置管脚
20	RDOT	放电过温阈值设置管脚
21	CIT	过流延时设置管脚
22	CCHG	充电器检测输出管脚
23	CTLC	充电管外部控制输入管脚
24	CTLD	放电管外部控制输入管脚

最大额定值 (注1)

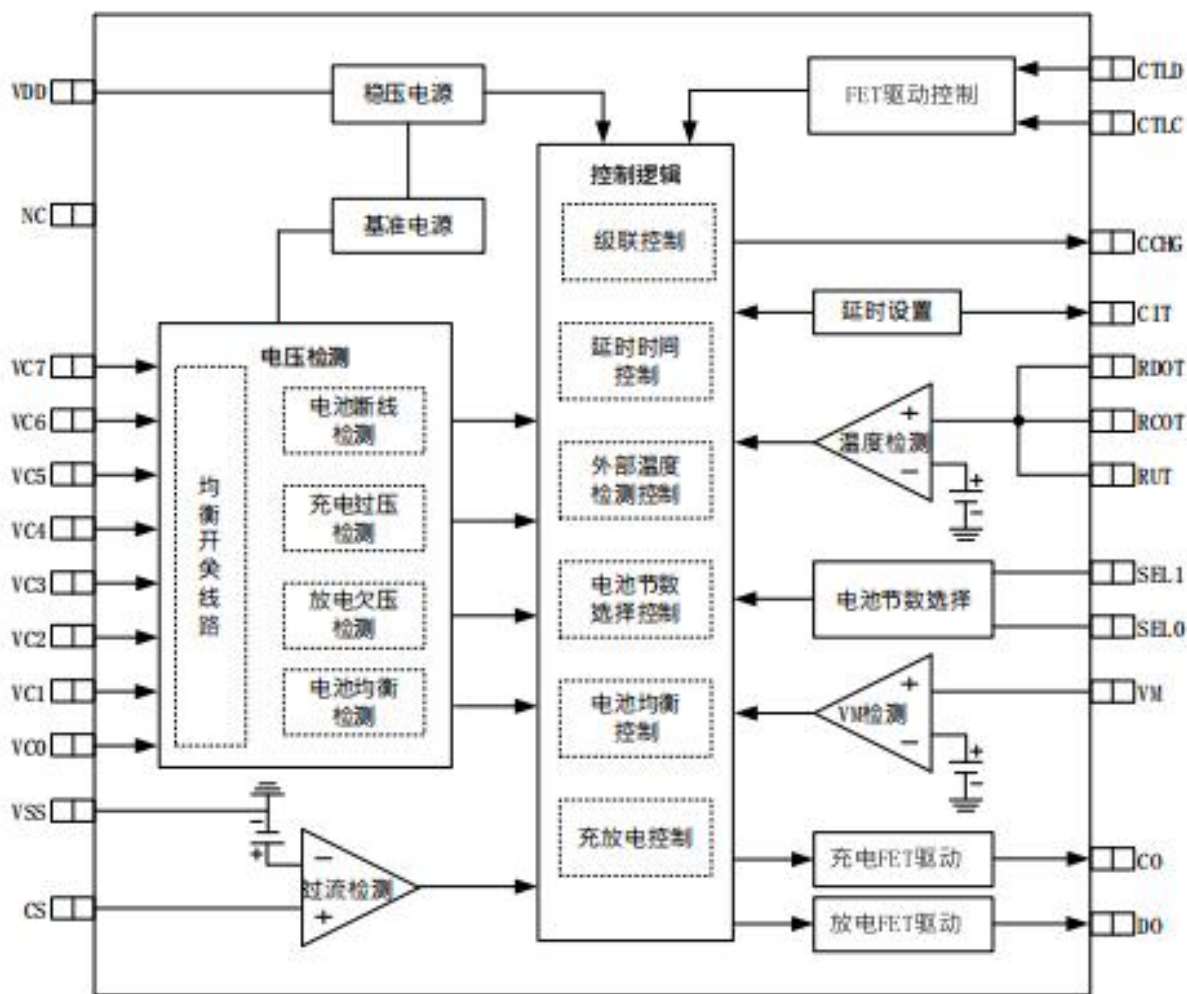
符号	符号说明	范围	单位
V _{DD}	输入电压	-0.3 ~ +60	V
VM, SEL0, SEL1, CS CCHG, CTLC, CTLD	电池组端电压	-0.3 ~ +60	V
RCOT, RDOT, RUT, CIT	控制脚端电压	-0.3 ~ V _{DD} +5.5	V
VC0 ~ VC7	控制脚端电压	-0.3 ~ +60	V
CO, DO	其他引脚电压	-0.3 ~ +13	V
VC _(N) - VC _(N-1) , n=7~1	其他引脚电压	-0.3 ~ +5.5	V
T _A	工作温度	-40 ~ +85	°C
T _{STR}	存储温度	-40~+125	°C
	焊接温度 (接触10秒钟)	260	°C
ESD			
MM	机器放电模型	0.2	KV
CDM	元件充电模式	1	KV
HBM	人体放电模型	4	KV

注1: 超出最大范围器件可能损毁。推荐工作范围内器件可以工作, 但不保证其特性。电气特性表明的直流和交流特性是在特定条件下测得, 其特性可以保证。此特性假定器件在推荐工作范围内工作。未示出特性不保证其性能。典型值是最佳性能点。

推荐工作范围

符号	符号说明	范围	单位
V _{DD}	输入电压	4 ~ +31.5	V
V _{CELL}	输入电压	0 ~ +4.5	V
	其他引脚输入电压	0 ~ +5.0	V

结构框图



电气特性

 $V_{CELL}=3.7V$ (测试条件为 $25^{\circ}C$)

参数	符号	测试条件	最小值	典型值	最大值	单位
芯片电源						
VDD 输入电压范围	V_{DD}		4.0	--	31.5	V
VCELL 输入电压范围	V_{CELL}		0.0	--	4.5	V
RCOT, RDOT, RUT, CIT 其他引脚输入电压	$V_{ROT}, V_{RUT}, V_{RDOT}, V_{CIT}$		0.0	--	5.0	V
芯片电流						
VDD 输入电流	I_{VDD}	$VC1=VC2=VC3=VC4=VC5=VC6=VC7=3.7V$	--	20.0	25.0	μA
	I_{SLEEP}	$VC1=VC2=VC3=VC4=VC5=VC6=VC7=2.0V$	--	5.0	8.0	μA
芯片电压保护参数						
过充电保护电压	V_{OC} (注 1)	$VC1=VC2=VC3=VC4=VC5=VC6=3.7V, VC7=3.7V \rightarrow 4.5V$	$V_{OC} - 20$	V_{OC}	$V_{OC} + 20$	mV
过充电恢复电压	V_{OCR}	$VC1=VC2=VC3=VC4=VC5=VC6=3.7V, VC7=4.5V \rightarrow 3.7V$	$V_{OCR} - 20$	V_{OCR}	$V_{OCR} + 20$	mV
过充电保护延迟时间	T_{OC}	$VC1=VC2=VC3=VC4=VC5=VC6=3.7V, VC7=3.7V \rightarrow 4.5V$	0.8	1	1.2	s
过充电保护重置延迟时间	T_{RESET}		--	4	--	ms
过充电恢复延迟时间	T_{OCR}	$VC1=VC2=VC3=VC4=VC5=VC6=3.7V, VC7=4.5V \rightarrow 3.7V$	50	100	150	ms
过放电保护电压	V_{OD}	$VC1=VC2=VC3=VC4=VC5=VC6=3.7V, VC7=3.7V \rightarrow 2.0V$	$V_{OD} - 20$	V_{OD}	$V_{OD} + 20$	mV
过放电恢复电压	V_{ODR}	$VC1=VC2=VC3=VC4=VC5=VC6=3.7V, VC7=2.0V \rightarrow 3.7V$	$V_{ODR} - 20$	V_{ODR}	$V_{ODR} + 20$	mV
过放电保护延迟时间	T_{OD}	$VC1=VC2=VC3=VC4=VC5=VC6=3.7V, VC7=3.7V \rightarrow 2.0V$	0.8	1	1.2	s
过放电恢复延迟时间	T_{ODR}	$VC1=VC2=VC3=VC4=VC5=VC6=3.7V, VC7=2.0V \rightarrow 3.7V$	120	240	360	ms
电池均衡检测电压	V_{BL}	$VC1=VC2=VC3=VC4=VC5=VC6=3.7V, VC7=3.7V \rightarrow 4.5V$	$V_{BL} - 20$	V_{BL}	$V_{BL} + 20$	mV
0V 低压充电开始阈值	V_{0CHA}	向 0V 电池充电开始充电器电压	--	1.3	2.0	V
向 0V 电池充电禁止电池电压	V_{0INH}	禁止向 0V 电池充电	0.4	0.7	1.1	V
放电状态判断值	V_{DCH}		2	3.5	5	mV
放电状态判断延迟	T_{DCH}		--	5	--	ms
断线检测延迟	T_{OW}	$C_{IN}=0.1\mu F$	--	--	8	s
芯片进入睡眠延迟	T_{SLP}		--	32	--	s

芯片电流保护参数						
放电过流 1 保护电压	V_{EC1}	$VC1=VC2=VC3=VC4=VC5=VC6=VC7=3.7V$ $, VCS=0V \rightarrow 0.08V$	$V_{EC1}-5$	V_{EC1}	$V_{EC1}+5$	mV
放电过流 2 保护电压	V_{EC2}	$VC1=VC2=VC3=VC4=VC5=VC6=VC7=3.7V$ $, VCS=0V \rightarrow 0.2V$	$V_{EC2}-10$	V_{EC2}	$V_{EC2}+10$	mV
负载短路保护电压	V_{SHR}	$VC1=VC2=VC3=VC4=VC5=VC6=VC7=3.7V$ $, VCS=0V \rightarrow 0.5V$	$V_{SHR}-20$	V_{SHR}	$V_{SHR}+20$	mV
充电过流保护电压	V_{COC}	$VC1=VC2=VC3=VC4=VC5=VC6=VC7=3.7V$ $, VCS=0V \rightarrow -0.05V$	$V_{COC}-5$	V_{COC}	$V_{COC}+5$	mV
放电过流 1 保护延迟时间	T_{EC1}	CIT 连接 0.1uF 电容	0.7	1	1.3	s
放电过流 2 保护延迟时间	T_{EC2}	CIT 连接 0.1uF 电容	70	100	130	ms
负载短路保护延迟时间	T_{SHORT}		180	240	300	us
放电过流恢复延迟时间	T_{ECR} (注 3)		--	60	--	ms
充电过流保护延迟时间	T_{COC}		0.4	0.5	0.6	s
充电过流恢复延迟时间	T_{COCR}		--	60	--	ms
温度保护参数						
充电过温保护阈值	T_{COT} (注 2)	$V_{DD}=24.9V$, NTC: 103AT, 3435	47	50	53	°C
充电过温恢复迟滞	T_{COTR}		--	5	--	°C
充电过温保护延迟	T_{COT}		1	2	3	s
充电过温恢复延迟	T_{COTR}		1	2	3	s
放电过温保护阈值	T_{DOT} (注 2)	$V_{DD}=24.9V$, NTC: 103AT, 3435	67	70	73	°C
放电过温恢复迟滞	T_{DOTR}		--	5	--	°C
放电过温保护延迟	T_{DOT}		1	2	3	s
放电过温恢复延迟	T_{DOTR}		1	2	3	s
充电低温保护阈值	T_{CUT} (注 2)	$V_{DD}=24.9V$, NTC: 103AT, 3435	-3	0	+3	°C
充电低温恢复迟滞	T_{CUTR}		--	5	--	°C
充电低温保护延迟	T_{CUT}		1	2	3	s
充电低温恢复延迟	T_{CUTR}		1	2	3	s
放电低温保护阈值	T_{DUT} (注 2)	$V_{DD}=24.9V$, NTC: 103AT, 3435	-23	-20	-17	°C
放电低温恢复迟滞	T_{DUTR}		--	5	--	°C
放电低温保护延迟	T_{DUT}		1	2	3	s
放电低温恢复延迟	T_{DUTR}		1	2	3	s
CTLX, CTLD, SEL0, SEL1 输入特性						
CTLx 输入逻辑高电平阈值	V_{CTLxH}		$V_{DD}+1.5$	--	--	V
			V_{SS}	--	$V_{SS}+1.5$	V
CTLx 输入逻辑低电平阈值	V_{CTLxL}		$V_{SS}+1.5$	--	$V_{DD}+1.5$	V
SELx 输入逻辑高电平阈值	V_{SELH}		2.5	--	--	V
SELx 输入逻辑低电平阈值	V_{SELL}		--	--	1.0	V

注 1 详细保护阈值选择, 请参阅选择指南表

注 2 充电过温保护温度取决于不同电阻的设定, 放电过温保护温度默认为充电过温保护温度+20°C, 即充电过温保护温度为 50°C, 则放电过温保护温度为 70°C; 充放电低温保护温度设置与充放电高温设置一致

注 3 所有放电过电流保护(包括过流 1, 过流 2 和短路保护)解除延迟时间均为 60ms

注 4 CO 端子输出的高电平为高阻态

功能描述

CL6641A是一款高度集成专为保护的4~7串锂离子电池或锂聚合物电池保护芯片,可降低因电池损坏或寿命缩短的风险。CL6641A为电池包提供过充、过放、放电过流、断线、充放电过温/低温保护以及均衡功能。CL6641A的充电过温/低温保护阈值和放电过温/低温保护阈值可通过外部电阻独立设置。

CL6641A可以直接驱动外部P型的充电MOSFET和N型放电MOSFET,并保留特殊的DCTRL引脚,输入外部PWM信号通过此引脚来控制DO_PWM引脚输出,进一步去控制N型放电MOSFETS来实现所需软启动或电机调速等功能。CL6641A的低功耗设计让电池包在存储阶段只消耗微不足道的电流,CL6641A采用SSOP24封装。

常规状态

CL6641A处于正常工作状时,所有电池电压处于过充保护电压(Voc)和过放保护电压(Vod)之间,且CS端子电压处于过流保护电压(Vec1)和充电过流保护电压(Vcoc)之间。

过充电状态

CL6641A内置充电过流检测,当检测主回路上检流电阻的电压<充电过流保护电压(Vcoc)时,且超过充电过流检测延迟时间(tcoc),CO输出低电平关断充电MOSFET,则CL6641A进入充电过流保护状态。

在低功耗模式下,当检测到VM端电压<充电器移除电压(Vchg_rm)时,判断外部有充电器,此时CO输出高电平,同时开启充电过电流检测。若VM端电压>充电器移除检测电压(Vchg_rm)时,判断外部无充电器,此时CO输出低电平,不检测充电过电流。

过流解除条件:

VM端子电压>充电器移除检测电压(Vchg_rm),且超过过流回复延时(tcocr),则充电过流保护解除。

过放电状态

CL6641A处于正常工作状时,任意一节电池电压<过放保护电压(Vod),且超过过放保护延迟时间(Tod),DO端子输出低电平关断放电MOSFET,使得CL6641A进入过放保护状态。

过放电保护解除条件:

- 1.外部未连接充电器时,所有电池电压>过放解除电压(Vodr)且维持超过过放解除延时(Todr),而且外部无负载。
- 2.外部连接充电器VM端电压<充电器移除检测电压(Vchg_rm),所有电池电压>过放解除电压(Vodr)并且维持超过过放解除延时(Todr)。

放电过流状态

CL6641A内置三种不同等级过流检测，放电过流1保护，放电过流2保护和负载短路保护。

CL6641A处于正常工作状态时，当通过CS端子检测主回路上检流电阻的压降超过相应的电压时，来判断是否进行相应的过流保护。

其行为保护如下：

以放电过流1保护为例，放电电流跟随外部负载变化，CS端子检测到检流电阻上的电压 $>$ 放电过流1保护电压(V_{EC1})并维持超过放电过流1保护延迟时间(T_{EC1})，DO端子输出低电平关断放电MOSFET，使得CL6641A进入过流保护状态。

过流解除条件：

VM端子电压 $<$ 负载检测电压(V_{LD})，且超过过流回复延时(T_{ECR})，则放电过流保护解除。

温度保护

CL6641A的充放电过温和低温保护阈值可通过外部电阻以及NTC独立设置。NTC电阻的阻值会随着温度而变化，若ROT、RUT端子检测到的电压达到内部比较阈值，且超过温度保护延时，充电温度保护和放电温度保护会触发。

在充电的温度保护后，充电MOSFET关断，但放电MOSFET打开；反而在放电温度保护后，充电和放电MOSFET关断。

当温度回到恢复迟滞温度(T_{OTR} , T_{UTR})以内，且超过温度恢复延迟(T_{OTR} , T_{UTR})时间后，则温度保护解除。而在放电温度保护恢复时，拥有负载锁定功能(可选)，如果检测到负载存在，放电MOSFET会维持关断状态，直至外部负载解除。

下面举个例子来做过温保护设置步骤：

1. 选择NTC电阻，默认103AT， $B=3435$ 。
2. 确定充电过温保护阈值，如： 50°C 。
3. 确定放电过温保护阈值，如： 70°C 。
4. 根据NTC电阻的曲线图，找到 50°C 和 70°C 对应的电阻值，如 $4.15\text{k}\Omega$ 和 $2.2\text{k}\Omega$ 。
5. 使用10倍阻值的正常电阻连接至RCOT和RDOT引脚，即 $41.5\text{k}\Omega$ 和 $22\text{k}\Omega$ 。
6. 充电低温保护设置使用相同的方法，但电阻需连接至RUT引脚。
7. 若充电低温阈值为 0°C ，放电低温保护阈值为 $0^{\circ}\text{C}-20^{\circ}\text{C}=-20^{\circ}\text{C}$ 。
8. 详细电路请参考应用电路，通过选择电阻来设定合适的保护温度。

CL6641A可选放电低温保护功能，放电低温保护温度设置默认为充电低温保护温度 -20°C 。如果采用其他NTC或者搭配不同的充放电高低温的保护，请咨询FAE来协助重新配置电阻。

负载锁定功能

CL6641A具备负载锁定功能，当芯片进入过放，放电过温状态这些会让DO输出低电平关断放电MOSFET的保护态，同时也进入负载锁定态。这边请注意放电过温的负载锁定态是可选的。

当CL6641A不处于放电保护状态中，且VM端子电压 $<$ 负载检测电压(V_{LD})，并超过负载锁定状态解除延时(T_{LLR})，负载锁定态解除，DO输出高电平来打开放电MOS，芯片进入正常状态。

向0V电池充电功能

CL6641A支持电池过放至0V后的充电功能，也就是说电池电压低于芯片正常工作电压时，电池包可正常充电。CL6641A的 V_{DD} 电压大于0V充电开始电压(V_{OCHA})，连接充电器且充电器输出电压高于充电MOSFET开启阈值时，则电池开始充电。

这边请注意 CL6641A 可选向 0V 电池充电禁止电池电压功能。

注意：某些完全自放电后的电池，不允许被再次充电，这是由锂电池的特性决定的。请问电池供应商，确认所购买的电池是否具备“允许向 0V 电池充电”的功能，还是“禁止向 0V 电池充电”的功能。

低功耗模式

当芯片后进入过放保护状态，并超过休眠延时时间(T_{SLP})，则 CL6641A 会进入低功耗状态。DO 端子保持低电平，维持放电 MOSFET 关闭。

当 VM 端电压 > 充电器移除电压 (V_{CHG_RM})，判断外部无充电器，CO 端子保持低电平状态，维持充电 MOSFET 关闭。

当 VM 端电压 < 充电器移除电压 (V_{CHG_RM})，判断外部有充电器，CO 端子保持高电平，维持充电 MOSFET 开启。

当芯片解除过放电状态，则休眠状态解除。

放电状态检测功能

在充放电同口应用中，当过充或充电温度保护后，如果 CS 检测到有 3.5mV 的压降，并持续放电状态检测延时 (T_{DCH})，打开充电 MOS。

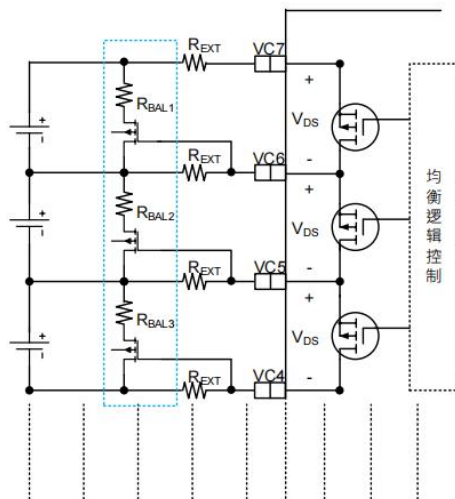
电池断线保护

CL6641A 具备电池断线检测和保护功能，正常状态下，断线检测周期趋近每八秒一次，当检测到电池包中任意一节电池的接线断开，且超过断线检测延时 (T_{OW})，DO 跟 CO 输出低电平分别关断放电和充电 MOSFET，而 CL6641A 进入断线保护状态。

当检测线重新连接，则断线保护状态解除。

电池均衡功能

CL6641A 内置均衡功能，其应用方式为两种，第一种为单纯透过内部均衡 MOS 开关来实现，其通过外部电压采样电阻 (R_{EXT}) 来调节均衡电流，这边需特别注意，外部电压采样电阻 建议使用 $500\Omega \sim 2k\Omega$ 。第二种则在外部增加均衡电路扩流来做大电流均衡应用，并通过外部均衡电阻 (R_{BAL}) 来调节均衡电流。增加外部均衡电路如下图所示：



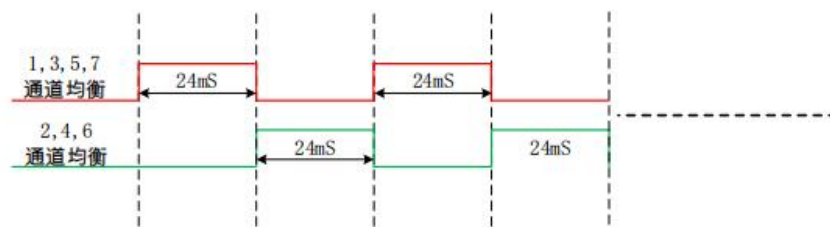
图一、外部均衡电路应用线路图

其工作模式为,在正常状态下,任意一节电池电压 $>$ 均衡检测电压(V_{BAL}),其余电池电压 $<$ 均衡检测电压(V_{BAL}),在且超过均衡启动延迟时间(T_{BAL}),芯片开始均衡功能。

CL6641A分别采用第 1, 3, 5, 7 和第 2, 4, 6 通道来分时均衡, 此法是为了避免当使用外部增加均衡电路扩流时的应用问题, 如果相邻两通道做均衡, 会发生上面的通道外部均衡 MOS 打不开, 为了避免以上使用上的限制所以采用此。

均衡功能不影响正常的电池电压采样, 当同时开启多路均衡通道, 第 1, 3, 5, 7 通道会先进入均衡状态,

再来是第 2, 4, 6 通道会在下一个周期进入均衡状态, 具体电池电压采样和均衡开启时序图如下:



图二、电压判断和均衡动作时序图

均衡停止条件:

1. 所有电池电压 $<$ 均衡检测电压(V_{BAL})。
2. 所有电池电压 $>$ 均衡检测电压(V_{BAL})。
3. CL6641A进入断线保护状态、放电温度保护状态、低功耗状态。

电池串数设定

CL6641A支持4至7串电池应用, 並透過SEL0和SEL1兩個端子來設定电池串联数, 可通过它来选择电池串联数量, 如下表:

电池串数	SEL0	SEL1
4	VSS 或 $<1.0V$	VSS 或 $<1.0V$
5	VDD 或 $>2.5V$ 或懸空	VSS 或 $<1.0V$
6	VSS 或 $<1.0V$	VDD 或 $>2.5V$ 或懸空
7	VDD 或 $>2.5V$ 或懸空	VDD 或 $>2.5V$ 或懸空

表一、电池串连数的设定

这边要注意当使用6串电池应用时, VC7端子必须联接至VC6形成短接, 当五串电池使用时, VC7和VC6 端子联必须接至VC5形成短接, 当四串电池使用时, VC7、VC6和VC5端子必须联接至VC4形成短接。

放电過流保护延迟时间设定

放电过流保护的延迟时间是指从检测到放电过流保护电压达到设定的保护阈值后直至芯片驱动DO端子输出低电平的时间。

CL6641A的放电过流1和过流2保护可以通过外部电容来设置延迟时间。

级联功能设定

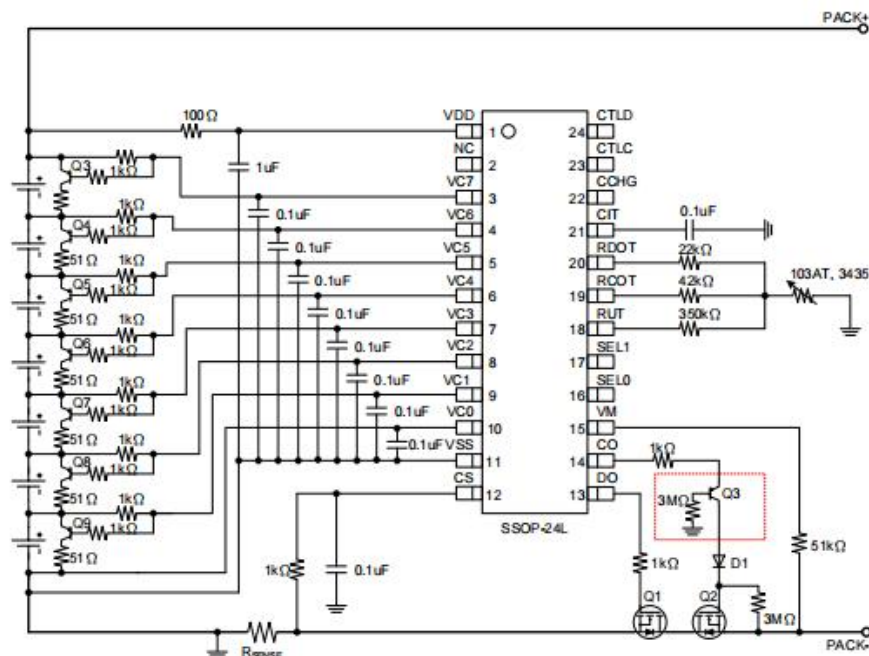
CL6641A支持级联应用,在此应用中,芯片的CTL_C和CTL_D端子作为芯片CO和DO的控制端子,所以应用线路中必须分别把上一级的CO和DO端子分别连接至下一级芯片的CTL_C和CTL_D,当上一级芯片的CO和DO保护信号过来时,通过下一级的CTL_C和CTL_D端子来控制充放电MOSFET。

CCHG是充电器检测信号传输端子，当充电时，VM端电压<充电器移除检测电压(VCHG_RM)，CCHG端子下拉，将充电器信号给到上一级芯片；而放电时，当VM端电压>充电器移除检测电压(VCHG_RM)，CCHG处于高阻状态，上一级的VM端检测不到CCHG信号，过充恢复的迟滞电压将会被屏蔽，只需要电池电压低于过充保护电压，过充保护状态立即解除，防止充电MOS的体二极管过持续大电流。

CTLx 输入电压	CO 和 DO 输出电平
>VDD+1.5V	高电平
VSS~VSS+1.5V	
VSS+1.5V~VDD+1.5V	低电平

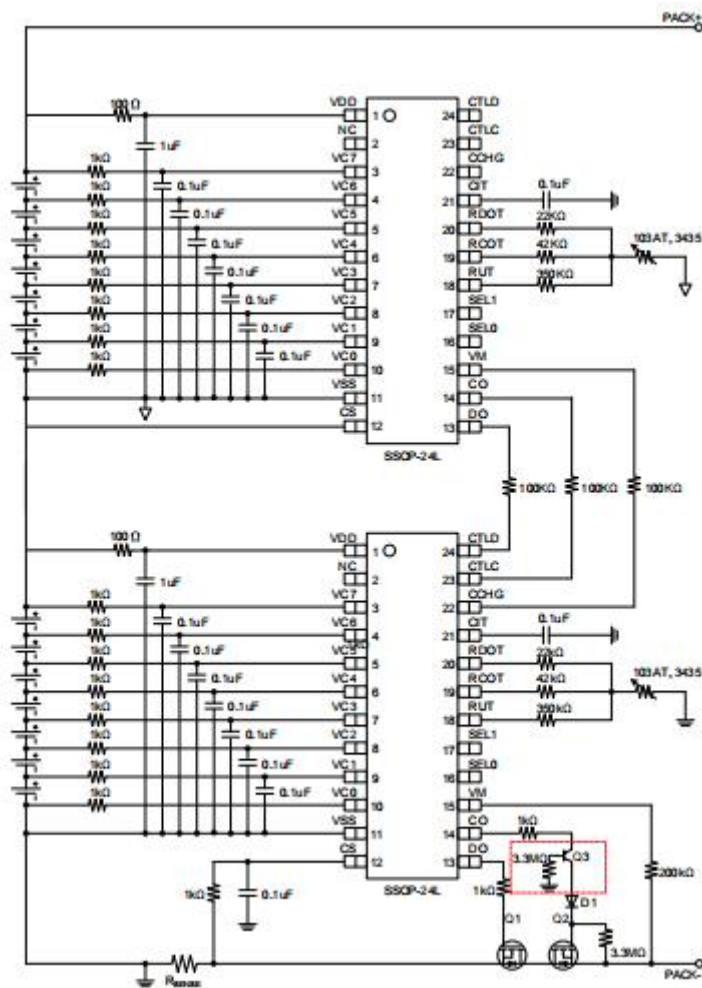
表二、CTLC 和 CTLD 的控制电平

参考设计应用线路图一



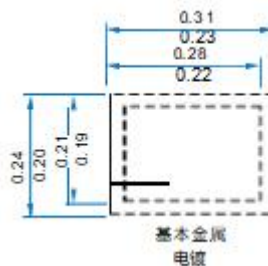
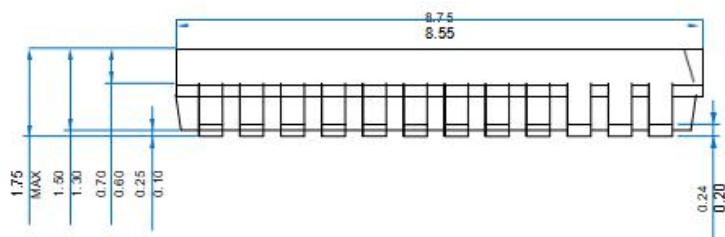
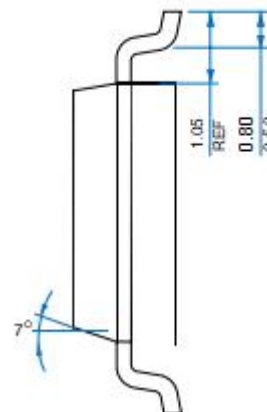
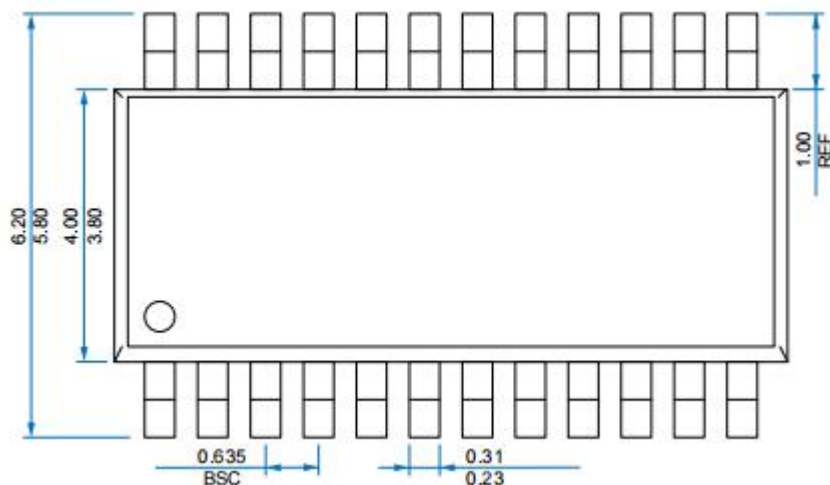
图三、七串帶外部均衡应用线路

参考设计应用线路图二



图四、十四串不带外部均衡级联应用线路

封装说明： SSOP-24



注释:

1. 包装概述单位说明:

BSC: 基本。表示理论上的精确尺寸或尺寸目标

MIN: 指定的最小尺寸。

MAX: 指定的最大尺寸。

REF: 参考, 表示尺寸, 仅供参考。此值不是设备规格。

TYP: 典型的, 作为一般值提供。此值不是设备规格。

2. 尺寸以毫米为单位。

3. 工程图未按比例绘制。

4. 这些尺寸不包括毛边或突起。模具毛刺或突起不得超过 0.15 毫米。

- 此处描述的信息有可能有所修改，恕不另行通知
- 智凌芯不对由电路或图表描述引起的与的工业标准，专利或第三方权利相关的问题负有责任。应用电路图仅作为典型应用的示例用途，并不保证其对专门的大规模生产的实用性。
- 当该产品及衍生产品与瓦圣纳协议或其他国际协议冲突时，其出口可能会需相关政府的授权。
- 未经智凌芯刊印许可的任何对此处描述信息用于其他用途的复制或拷贝都是被严厉禁止的。
- 此处描述的信息若智凌芯无书面许可不能被用于任何与人体有关的设备，例如运动器械，医疗设备，安全系统，燃气设备，或任何安装于飞机或其他运输工具。
- 虽然智凌芯尽力去完善产品的品质和可靠性，当半导体产品的失效和故障仍在所难免。因此采用该产品的客户必须要进行仔细的安全设计，包括冗余设计，防火设计，失效保护以防止任何次生性意外、火灾或相关损毁。